

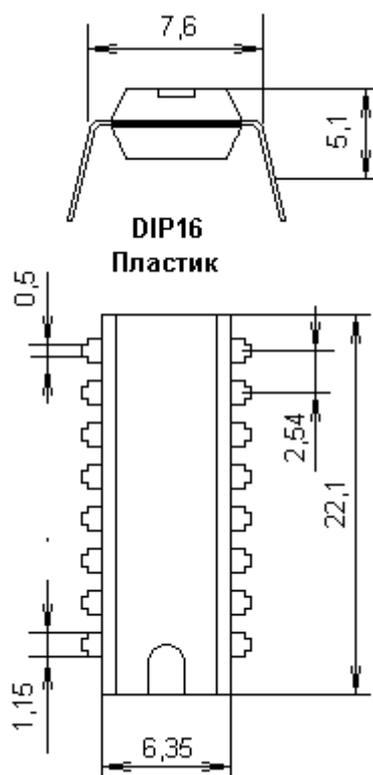
## Генератор с фазовой автоподстройкой частоты

3—	C1	GDIC	Q1	1	N выв.	Назначение	N выв.	Назначение
5—	DE		Q2	2				
6—	CX1	Q6	-4	1	1	Выход "Фазовый импульс"	9	Вход генератора
7—	CX2							
9—	G1	QS	-10	2	2	Выход фазового компаратора 1	10	Выход демодулятора
11—	R1							
12—	R2	Z	-13	3	3	Компараторный вход	11	Выход для подключения резистора
14—	S1							
15—	UZ	Q3	4	4	4	Выход генератора	12	Выход для подключения резистора
				5	5	Вход запрета генератора	13	Выход фазового компаратора 2
				6	6	Выход для подключения конденсатора	14	Сигнальный вход
				7	7	Выход для подключения конденсатора	15	Выход для подключения внутреннего стабилитрона
				8	8	Общий	16	U <sub>сст</sub>

Микросхема применяется в преобразователях информации и в цифровых системах, для частотной и фазовой модуляции, демодуляции частотно модулированных сигналов, тактовой синхронизации и синтеза частоты, умножения частоты и аналого-цифрового преобразования.

ИС состоит из следующих функциональных блоков:

- фазового компаратора 1 (логический элемент 'исключающее ИЛИ') и фазового компаратора 2 (реагирует на положительные перепады входных сигналов, имеющих общие входы,
- стабилитрона с  $U_{ст} = 5,4В$
- генератора, линейно управляемого напряжением, выдающего прямоугольные импульсы на выход U со скважностью 2. Частота генерации линейно зависит от напряжения на выводе 9, ее диапазон определяется внешними C1, R1 и R2.



Тип микросхемы	К561ГГ1
Фирма производитель	СНГ
Функциональное назначение	Генератор с ФАПЧ
T, C	-10...+70
Vdd min...Vdd max, B	-0.5...+18
Pd, мВт	200
Icc, мкА при Vdd=5B	5
TrHL tip, нс при Vdd=5B	75
TrLH tip, нс при Vdd=5B	75
Icc, мкА при Vdd=10B	25
TrHL tip, нс при Vdd=10B	50
TrLH tip, нс при Vdd=10B	50
Icc, мкА при Vdd=15B	50
TrHL tip, нс при Vdd=15B	40
TrLH tip, нс при Vdd=15B	40
Корпус	16DIP