

**537РУ13, Н537РУ13**

оперативное запоминающее устройство  
асинхронного типа

**Назначение**

КМОП микросхема интегральная. Представляет собой оперативное запоминающее устройство асинхронного типа. Предназначена для использования в радиоэлектронной аппаратуре специального назначения. Информационная ёмкость 4096 бит. Организация 1024 x 4 бит.

**Обозначение технических условий**

- БКО.347.243 ТУ

**Диапазон температур**

- диапазон рабочих температур от - 60 до + 85 °С

**Корпусное исполнение**

- корпус 427.18-2.03 для 537РУ13
- корпус Н09.18-1В для Н537РУ13

**Назначение выводов**

Вывод	Назначение	Вывод	Назначение
№1	Вход адреса А0	№10	Вход сигнала «запись» WR
№2	Вход адреса А1	№11	Вход -выход информации D11/D01
№3	Вход адреса А2	№12	Вход - выход информации D12/D02
№4	Вход адреса А3	№13	Вход – выход информации D13/D03
№5	Вход адреса А7	№14	Вход – выход информации D14/D04
№6	Вход адреса А8	№15	Вход адреса А6
№7	Вход адреса А9	№16	Вход адреса А5
№8	Вход сигнала “выбор микросхемы” CS	№17	Вход адреса А4
№9	Общий вывод OV	№18	Вывод питания от источника напряжения U

**Таблица 1. Основные электрические параметры 537РУ13 при  $T_{\text{окр. среды}} = + 25\text{ }^{\circ}\text{C}$** 

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение	Н о р м а	
		не менее	не более
Выходное напряжение высокого уровня, В, $U_{\text{CC}} = 5\text{ В} \pm 10\%$ , $I_{\text{OH}} = -2,0\text{ мА}$ $I_{\text{OH}} = -0,4\text{ мА}$	$U_{\text{OH}}$	2,8 $U_{\text{CC}} - 1,2\text{ В}$	-
Выходное напряжение низкого уровня, В, $U_{\text{CC}} = 5\text{ В} \pm 10\%$ , $I_{\text{OL}} = 4,0\text{ мА}$	$U_{\text{OL}}$	-	0,4
Напряжение питания в режиме хранения, В, $U_{\text{CS}} = U_{\text{CC}}$ , $U_{\text{I}} = 0\text{ В}$	$U_{\text{CCS}}$	-	2,0
Ток утечки низкого уровня на входе, мкА, $U_{\text{CC}} = 5\text{ В} \pm 10\%$ , $U_{\text{I}} \geq 0\text{ В}$	$I_{\text{LIL}}$	-	$ -1,0 $
Ток утечки высокого уровня на входе, мкА, $U_{\text{CC}} = 5\text{ В} \pm 10\%$ , $U_{\text{I}} \leq 5,5\text{ В}$	$I_{\text{LIH}}$	-	1,0
Выходной ток низкого уровня в состоянии "Выключено", мкА, $U_{\text{CC}} = 5\text{ В} \pm 10\%$ , $U_{\text{I}} = 0\text{ В}$	$I_{\text{OZL}}$	-	$ -10 $
Выходной ток высокого уровня в состоянии "Выключено", мкА, $U_{\text{CC}} = 5\text{ В} \pm 10\%$ , $U_{\text{I}} \leq 5,5\text{ В}$	$I_{\text{OZH}}$	-	10
Ток потребления в режиме хранения, мкА, $U_{\text{CC}} = 5\text{ В} \pm 10\%$ , $U_{\text{IL}} = 0\text{ В}$ , $U_{\text{IH}} = 5,5\text{ В}$ $U_{\text{CC}} = 2,0\text{ В}$ , $U_{\text{IL}} = 0\text{ В}$ , $U_{\text{IH}} = 2,0\text{ В}$	$I_{\text{CCS}}$	-	$\frac{10}{5,0}$
Время цикла записи, нс, $U_{\text{CC}} = 5\text{ В} \pm 10\%$ , $C_{\text{L}} = 50\text{ пФ}$	$t_{\text{CY(WR)}}$	160	-
Время установления сигнала записи относительно сигнала адреса, нс, $U_{\text{CC}} = 5\text{ В} \pm 10\%$ , $C_{\text{L}} = 50\text{ пФ}$	$t_{\text{SU(A-WR)}}$	25	-
Длительность сигнала записи, нс, $U_{\text{CC}} = 5\text{ В} \pm 10\%$ , $C_{\text{L}} = 50\text{ пФ}$	$t_{\text{W(WR)}}$	110	-
Время удержания сигнала записи после сигнала входной информации, нс, $U_{\text{CC}} = 5\text{ В} \pm 10\%$ , $C_{\text{L}} = 50\text{ пФ}$	$t_{\text{H(DI-WR)}}$	110	-
Время сохранения сигнала входной информации после сигнала записи, нс, $U_{\text{CC}} = 5\text{ В} \pm 10\%$ , $C_{\text{L}} = 50\text{ пФ}$	$t_{\text{V(WR-DI)}}$	25	-
Время установления сигнала выбора относительно сигнала адреса, нс, $U_{\text{CC}} = 5\text{ В} \pm 10\%$ , $C_{\text{L}} = 50\text{ пФ}$	$t_{\text{SU(A-CS)}}$	25	-
Длительность сигнала выбора в режиме записи, нс, $U_{\text{CC}} = 5\text{ В} \pm 10\%$ , $C_{\text{L}} = 50\text{ пФ}$	$t_{\text{W(CS), WR}}$	110	-

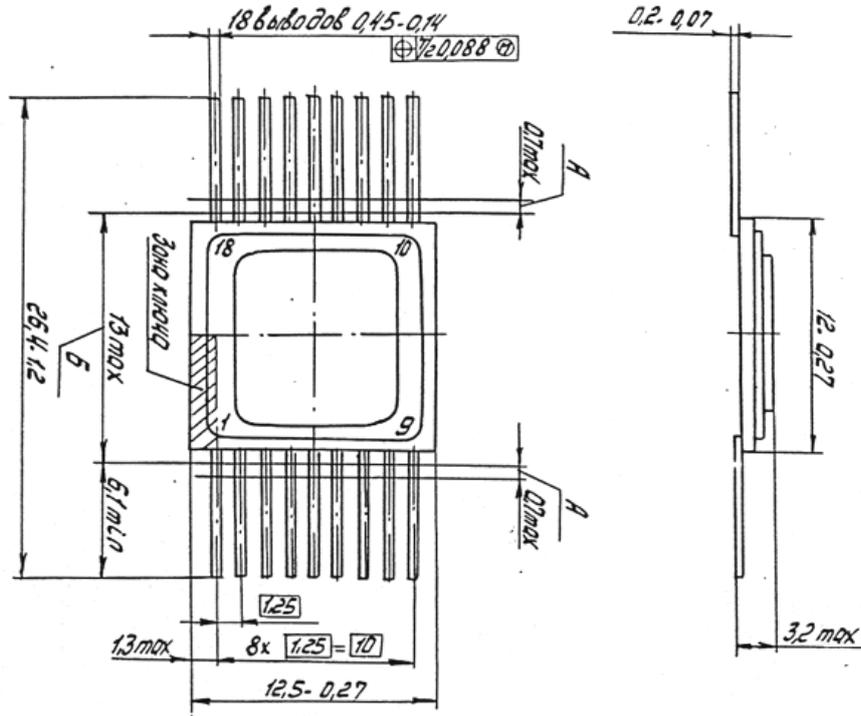


Рисунок 1. Габаритный чертеж корпуса 427.18-2.03

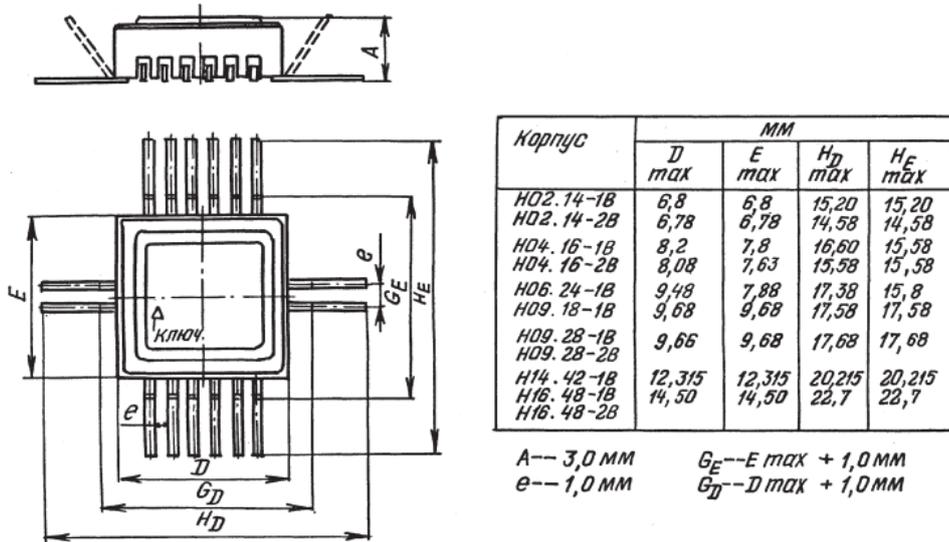


Рисунок 2. Габаритный чертеж корпуса H09.18-1B



ОАО "ИНТЕГРАЛ", г. Минск, Республика Беларусь

Внимание! Данная техническая спецификация является ознакомительной и не может заменить собой учтенный экземпляр технических условий или этикетку на изделие.

ОАО "ИНТЕГРАЛ" сохраняет за собой право вносить изменения в описания технических характеристик изделий без предварительного уведомления.

Изображения корпусов приводятся для иллюстрации. Ссылки на зарубежные прототипы не подразумевают полного совпадения конструкции и/или технологии. Изделие ОАО "ИНТЕГРАЛ" чаще всего является ближайшим или функциональным аналогом.

Контактная информация предприятия доступна на сайте:

<http://www.integral.by>